

岗位划分及拟招人员

RFIC 部门拟招人员

一、 职位描述：

RFIC 设计经理 (需求人数：1 人)

■内容说明

【职位说明】	负责 RFIC 接收机中射频电路或模拟电路的设计
【职位类别】	IC 设计工程师、RF 通讯工程师
【管理责任】	经理
【工作性质】	全职
【上班地点】	西安或北京
【是否出差】	部分出差
【工作待遇】	面议
【开始上班日期】	八月份开始

■工作条件限制

【年龄限制】	不拘
【学历要求】	硕士以上
【科系限制】	电子，通讯相关专业
【工作经验】	射频或模拟 IC 设计 3 年以上
【语言条件】	英文 - 听 / 粗通、 说 / 粗通、 读 / 精通、 写 / 精通
【工作经历】	<ul style="list-style-type: none">● 拥有硕士/博士学位，电子系毕业；● 对 RFIC 芯片中的电路块有广泛的设计经验，诸如：<ul style="list-style-type: none">- RF 电路 - LNA, Mixer, IF VGA, IF AMP, VCO 等，- 频率综合器电路 - Integer-N divider or Fractional-N PLL, PFD/CP, LPF, crystal Oscillator;● 对于深亚微米 CMOS 或 Bi-CMOS 工艺有很深的知识；● 能够深入理解 RFIC 电路工作原理，理解 RF 接收机的顶层原理；● 熟悉 RFIC 设计的各种 EDA 工具软件；● 对诸如 DRC, LVS 等后端处理有多年的经验。

(职位发布日期:2006-08-15) (职位有效期限:2007- 8- 1

RFIC 设计高级工程师 (需求人数: 1 人)**■内容说明**

【职位说明】	负责设计 RFIC 接收机中的 RF 电路或 PLL 电路
【职位类别】	IC 设计工程师、RF 通讯工程师
【管理责任】	高级工程师
【工作性质】	全职
【上班地点】	西安或北京
【是否出差】	无需出差
【工作待遇】	面议
【开始上班日期】	八月份开始

■工作条件限制

【年龄限制】	不拘
【学历要求】	硕士以上
【科系限制】	电子, 通讯相关专业
【工作经验】	IC 设计 3 年以上
【语言条件】	英文 - 听/ 粗通、说 / 粗通、读 / 精通、写/ 精通
【工作经历】	<ul style="list-style-type: none"> ● 拥有硕士/博士学位, 电子系毕业; ● 对 RF 电路或 PLL 电路有多年的设计经验: <ul style="list-style-type: none"> - RF 电路 - LNA, Mixer, VCO 等, - 频率综合器 - Integer-N divider or Fractional-N PLL, PFD/CP, LPF, crystal Oscillator; ● 对于深亚微米 CMOS 或 Bi-CMOS 工艺有很深的知识; ● 熟悉 RFIC 设计的各种 EDA 工具软件; ● 对诸如 DRC, LVS 等后端处理有多年的经验。

(职位发布日期:2006-08-15) (职位有效期限:2007- 8- 15)

模拟 IC 设计高级工程师 (需求人数: 1 人)**■内容说明**

【职位说明】	负责设计 RFIC 接收机中的模拟电路, 包括 IFF, VGA, ADC, I F A M P 等
【职位类别】	IC 设计工程师、RF 通讯工程师
【管理责任】	高级工程师
【工作性质】	全职
【上班地点】	西安或北京

【是否出差】	无需出差
【工作待遇】	面议
【开始上班日期】	八月份开始

■工作条件限制



【年龄限制】	不拘
【学历要求】	硕士以上
【科系限制】	电子，通讯相关专业
【工作经验】	IC 设计 3 年以上
【语言条件】	英文 - 听 / 粗通、说 / 粗通、读 / 精通、写 / 精通
【工作经历】	<ul style="list-style-type: none"> ● 拥有硕士/博士学位，电子系毕业； ● 有三年以上模拟电路的设计经验； ● 对于深亚微米 CMOS 或 Bi-CMOS 工艺有较深的知识； ● 熟悉 RFIC 设计的各种 EDA 工具软件； ● 对诸如 DRC, LVS 等后端处理有多年的经验。

(职位发布日期:2006-08-15) (职位有效期限:2007- 8- 15)

SOC 芯片设计部门拟招人员

二、 职位描述：

GPS 基带 SOC 芯片设计经理(需求人数：1 人)

■内容说明

【职位说明】	负责 GPS 基带 SOC 芯片设计、验证及流片管理
【职位类别】	IC 设计工程师
【管理责任】	经理
【工作性质】	全职
【上班地点】	西安或北京
【是否出差】	部分出差
【工作待遇】	面议
【开始上班日期】	八月份开始

■工作条件限制



【年龄限制】	不拘
【学历要求】	硕士以上

【科系限制】	电子，通讯相关专业
【工作经验】	IC 设计 5 年以上
【语言条件】	英文 - 听 / 粗通、 说 / 粗通、 读 / 精通、 写 / 精通
【工作经历】	<ul style="list-style-type: none"> ● 拥有通信、微电子、电子工程类专业硕士/博士学位 ● GPS 基带 SOC 芯片的架构设计、建模、VLSI 架构及性能评估 ● 熟悉无线数字通信系统架构，对基带电路有深入了解，有 GPS、手机基带电路开发经验者优先； ● 熟悉 ASIC、SOC 芯片设计流程，对基于 DSP 类、ARM 的 SOC 体系结构的 VLSI 电路结构有较深的了解； ● 熟练使用 Verilog HDL 进行 VLSI 设计，能熟练使用 Synopsys、PT, Debussy 等 EDA 软件进行基带 SOC 芯片设计，独立完成过百万门以上电路的 FPGA 验证； ● 对于低功耗 VLSI 设计技术有一定的设计经验； ● 具备丰富的国外主流工艺流片经验，对芯片后道工艺有一定的了解，并且成功组织过三种芯片的批量生产，并对于质量控制、良率控制有一定的了解，并能够组织进行验证、测试系统设计。 ● 卓越的第一线技术管理经验，设计文档管理经验，领导过 10 人以上的 IC 设计团队。

(职位发布尔日期:2006-08-15) (职位有效期限:2007-8- 15)

GPS 基带 SOC 芯片体系结构设计 (需求人数 : 1 人)

■内容说明

【职位说明】	<ol style="list-style-type: none"> 1. GPS 基带芯片的架构设计 2. GPS 基带芯片的 Matlab 建模及仿真 3. GPS 基带 SOC 芯片的 VLSI 架构
【职位类别】	IC 设计工程师
【管理责任】	高级工程师
【工作性质】	全职
【上班地点】	西安或北京
【是否出差】	部分出差
【工作待遇】	面议
【开始上班日期】	五月份开始

■工作条件限制

【年龄限制】	不拘
【学历要求】	硕士以上



【科系限制】	电子，通讯相关专业
【工作经验】	IC 设计 3 年以上
【语言条件】	英文 - 听 / 粗通、 说 / 粗通、 读 / 精通、 写 / 精通
【工作经历】	<ul style="list-style-type: none"> ● 通信、微电子、电子工程类专业硕士以上学历，具备系统的通信或电子工程专业知识基础； ● 熟悉扩频通讯原理及基带信号处理算法，对于 CDMA/GSM 基带电路有足够的了解； ● 能够熟练使用 Matlab 工具软件对基带信号处理流程进行建模及性能评估； ● 对 ARM 处理器核和基于 ARM 的 SoC 设计及验证有深入的了解，熟悉 AMBA 总线，并能用 ARM 核进行 GPS 基带芯 SOC VLSI 架构设计和性能评估； ● 能够了解 ARM 的 soc 芯片的逻辑设计、综合、静态时序分析、自动布局布线、物理验证优先； ● 对于低功耗 VLSI 设计技术有一定的了解。

(职位发布日期:2006-04-15) (职位有效期限:2006- 8- 15)

GPS 基带芯片设计高级工程师(需求人数: 2 人)

■ 内容说明

【职位说明】	1. GPS 基带芯片 VLSI 代码设计，仿真或综合 2. 协助完成 GPS 基带芯片的 FPGA 验证
【职位类别】	高级工程师
【管理责任】	高级工程师
【工作性质】	全职
【上班地点】	西安或北京
【是否出差】	部分出差
【工作待遇】	面议
【开始上班日期】	八月份开始

■ 工作条件限制

【年龄限制】	不拘
【学历要求】	硕士以上
【科系限制】	电子，通讯相关专业
【工作经验】	IC 设计 3 年以上
【语言条件】	英文 - 听 / 粗通、 说 / 粗通、 读 / 精通、 写 / 精通



【工作经历】

- 通信、微电子、电子工程类专业本科及以上学历，具备系统的通信或电子工程专业基础知识
- 熟悉 ASIC 设计流程，熟练使用 Verilog HDL 进行 VLSI 设计；
- 对于数字处理类、ARM 体系结构及 VLSI 结构有较深的了解。
- 对 ARM 核和基于 ARM 的 SoC 设计有深入的了解，熟悉 AMBA 总线。
- 对于低功耗 VLSI 设计技术有一定的设计经验；
- 熟悉无线数字通信系统架构，对基带电路有深入了解，有 GPS、手机基带电路开发经验者优先；
- 基于 ARM 的 soc 芯片的逻辑设计、综合、静态时序分析、物理验证具有相当的经验，可协助完成基带电路的 FPGA 验证。
- 能熟练使用 Synopsys、PT，Debussy 等 EDA 软件进行电路设计；
- 具备丰富的国外主流工艺流片经验，对芯片后道工艺有一定的了解，可组织批量生产，并对于质量控制、良率控制有一定的了解，并能够协助进行测试系统设计。

(职位发布日期:2006-08-15) (职位有效期限:2007- 8- 15)

GPS 芯片软件部门拟招人员

三、 职位描述：

GPS 算法工程师或高级工程师

■内容说明

【职位说明】	民用 GPS 算法
【职位类别】	GPS 算法工程师
【管理责任】	工程师
【工作性质】	全职
【上班地点】	西安或北京
【是否出差】	部分出差
【工作待遇】	面议
【开始上班日期】	八月份开始

■工作条件限制



【年龄限制】	不拘
【学历要求】	本科以上
【科系限制】	电子，通讯或数学相关专业
【工作经验】	2-3 年以上经验
【语言条件】	英文 - 听 / 粗通、说 / 粗通、读 / 精通、写 / 精通
【工作经历】	<ul style="list-style-type: none"> ● 电子工程、数学或计算机科学相关专业本科以上学历； ● 熟练掌握 C 语言； ● 熟悉 GPS 定位或 CDMA 通讯原理。

有 GPS 项目经验者优先。

(职位发布尔日期:2006-08-15) (职位有效期限:2007- 8- 15)

嵌入式软件设计工程师或高级工程师

■内容说明

【职位说明】	<ol style="list-style-type: none"> 1. GPS 算法实现软件 2. 基于 GPS 芯片的测试软件开发 3. 基于 GPS 模块的嵌入式应用系统软件开发
【职位类别】	嵌入式软件设计工程师
【管理责任】	工程师
【工作性质】	全职
【上班地点】	西安或北京
【是否出差】	部分出差
【工作待遇】	面议
【开始上班日期】	八月份开始

■工作条件限制

【年龄限制】	不拘
【学历要求】	本科以上
【科系限制】	电子，通讯相关专业
【工作经验】	软件 3 年以上经验



【语言条件】 英文 - 听 / 粗通、 说 / 粗通、 读 / 精通、 写 / 精通

【工作经历】

- 电子工程、自动化或计算机科学相关专业本科以上学历；
- 熟练掌握 C 语言、ARM 汇编语言，掌握计算机原理及接口技术、32 位嵌入式硬件接口、数据结构、模拟/数字电路等基本知识；
- 对于基于 ARM 的嵌入式软件（C/C++、汇编编程）设计及优化有相等的经验；
- 对于基于 ARM 嵌入式基本接口协议有足够的了解和编程经验；
- 熟练分析基于 ARM 的电路设计原理图；
- 有 GPS 项目经验者优先。

(职位发布日期:2006-08-15) (职位有效期限:2007- 8- 15)

以上岗位具备的基本素质：

- 1、具备良好的英语，一定的英语阅读、书面表达能力和沟通能力。
- 2、工作主动积极并具有团队合作精神，具有良好的沟通能力、语言表达能力，善于与人沟通，进取心强，有良好的学习、再学习和创新能力，并能很快适应公司的环境；
- 3、为人正直，较强的上进心，热爱研发工作，能吃苦耐劳，工作认真细致有条理，能够承受较大的工作压力。